



Dr. Daniel Große, grosse@informatik.uni-bremen.de, MZH 3460
Dipl.-Inf. Beate Muranko, bmuranko@informatik.uni-bremen.de, MZH 3550

Bremen, Januar 2009

3. Übungsblatt zur Vorlesung

Rechnerarchitektur

Aufgabe 1

Beschreiben sie das Entwurfsprinzip schneller Rechner?

Aufgabe 2

Diskutieren Sie die Eigenschaften synchroner und asynchroner Unterbrechungen.

Aufgabe 3

Welche Vor- und Nachteile hat die Behandlung von Exceptions durch einen Interrupt Handler bzw. durch eine Interrupt Table?

Aufgabe 4

Beschreiben Sie die Vor- und Nachteile von RISC und CISC.

Aufgabe 5

Erklären Sie den Zusammenhang zwischen Maschinensprachebefehlen und deren Abarbeitung durch Mikrobefehle.

Aufgabe 6

Welche Probleme können bei der Verwendung einer Pipeline auftreten und wie können diese „gelöst“ werden?

Aufgabe 7

Beschreiben Sie die Phasen der GPU Pipeline?