

Call for Papers

Termine

Einreichungsfrist: 10.10.2016

Benachrichtigung der Autoren: 16.11.2016

Einreichung der finalen Beiträge: 30.11.2016

Workshop: 08.02.2017 - 09.02.2017

Organisation

General Chair

Rolf Drechsler

Universität Bremen & DFKI Bremen

Program Chair

Daniel Große

Universität Bremen & DFKI Bremen

Programmkomitee

Erika Ábrahám, RWTH Aachen

Bernd Becker, Uni Freiburg

Jens Brandt, Hochschule Niederrhein

Oliver Bringmann, Universität Tübingen

Raik Brinkmann, OneSpin Solutions GmbH

Gero Dittmann, IBM Research, Zürich

Wolfgang Ecker, Infineon Technologies AG

Karsten Einwich, COSEDA Technologies GmbH

Maher Fakhri, OFFIS e.V.

Martin Freibothe, Intel Deutschland GmbH

Christian Haubelt, Uni Rostock

Ulrich Heinkel, TU Chemnitz

Jörg Henkel, Karlsruhe Institute of Technology

Christoph Jäschke, IBM Research

Thomas Klotz, Bosch Sensortec GmbH

Thomas Kropf, Robert Bosch GmbH/Uni Tübingen

Wolfgang Kunz, TU Kaiserslautern

Wolfgang Müller, Heinz Nixdorf Institut/Uni Paderborn

Carna Radojicic, TU Kaiserslautern

Jürgen Ruf, Bosch Sensortec GmbH

Klaus Schneider, TU Kaiserslautern

Christoph Scholl, Uni Freiburg

Jens Schönherr, HTW Dresden

Jürgen Teich, Uni Erlangen-Nürnberg

Markus Wedler, Synopsys GmbH

Robert Wille, JKU Linz

Der Workshop bildet ein Forum, um neue Trends, Ergebnisse und aktuelle Fragen auf dem Gebiet der Modellierung und Verifikation sowie der Beschreibungssprachen für digitale, analoge und Mixed-Signal-Systeme zu diskutieren.

Beiträge aus der industriellen Praxis und von Forschungseinrichtungen, sowohl praxisbezogene Ergebnisse als auch theoretische Grundlagen, sind willkommen. Insbesondere Nachwuchswissenschaftler sind herzlich eingeladen, ihre Beiträge einzureichen.

Inhaltlich konzentriert sich der Workshop auf folgende Themengebiete:

- Formale und semi-formale Spezifikation und Modellierung
- Standards und Erweiterungen von Hardware-Beschreibungssprachen
- Entwurfsmethodik
- Entwurfswiederverwendung (Reuse, IP)
- Syntheseverfahren (Behavioral, RTL)
- Codesign (analog/digital, Hardware/Software)
- Formale Synthese
- Formale Verifikation (Äquivalenz- und Eigenschaftsbeweise)
- Schaltungen und Systeme in sicherheitsrelevanten Produkten (Zertifizierung)
- Verifikation nichtfunktionaler Eigenschaften
- Simulationsbasierte Validierung



Einreichung

Die Autoren werden gebeten, ihre bis jetzt unveröffentlichten Beiträge im Umfang von bis zu 10 Seiten (DIN A4, einspaltig, 12pt Times) oder bereits veröffentlichte Beiträge als einseitige Zusammenfassung (DIN A4, einspaltig, 12pt Times) als PDF-Datei, in der ggf. die Originalpublikation referenziert ist, über <https://easychair.org/conferences/?conf=mbmv2017> einzureichen. Das Programmkomitee begutachtet und kommentiert alle Einreichungen. Angenommene unveröffentlichte Beiträge werden komplett, bereits veröffentlichte Beiträge in Form eines Extended Abstracts in einem Tagungsband mit ISBN veröffentlicht. Bitte verwenden Sie für die Ausfertigung Ihres Beitrags die auf der Workshop-Webseite verfügbare Vorlage.

Die Sprache des Workshops ist deutsch. Beiträge in englischer Sprache sind jedoch ebenfalls willkommen.

Webseite: <http://www.informatik.uni-bremen.de/mbmv2017>

verlängert

Einreichungsfrist: 10.10.2016



GMM

ITG